

UNIVERSIDAD NACIONAL DE INGENIERIA FACULTAD DE INGENIERIA ELECTRICA Y ELECTRONICA

CENTRO DE INVESTIGACIÓN Y DESARROLLO EN EL AREA DE PROCESAMIENTO DE SEÑALES Y SISTEMAS

CONVOCATORIA 2008-I

Se hace de conocimiento público a los egresados y alumnos de 7mo al 10mo ciclo de las especialidades de Ing. Electrónica y Telecomunicaciones, que el Área de Procesamiento de Señales y Sistemas del CID-FIEE, tiene 7 vacantes. Las líneas de trabajo son:

1. Manejo y desarrollo de aplicaciones con Microcontroladores, DsPic, DSP y FPGA.
2. Procesamiento de señales y circuitos electrónicos.
3. Programación e implementación algorítmica de métodos numéricos y modelos físicos.
4. Soporte técnico al área de Investigación.

Para participar en las áreas de:

1. Procesamiento de imágenes.
2. Procesamiento de voz y audio.
3. Bioelectrónica.
4. Sismología.
5. Hardware DSP/FPGA/uC/DsPic.
6. Comunicación Digital.

Los interesados deben de hacer llegar su currículum vitae (sin documentar), al área referida o al correo electrónico cid_fiee@uni.edu.pe

REQUISITOS:

1. Conocer algunos de los siguientes lenguajes y programas:
 - a. Matlab
 - b. Lenguajes C/C++ o Assembler
 - c. Lenguaje VHDL
2. Haber llevado cursos de:
 - a. Cursos de Circuitos Electrónicos, Circuitos Electrónicos Digitales y/o Microprocesadores.
 - b. Sistemas Digitales I
 - c. Señales y sistemas.

3. Disponer de un mínimo de 20 horas semanales, según el siguiente horario:

PRIMER TURNO: 9:00 A.M. – 2:00 P.M. DE LUNES A VIERNES
SEGUNDO TURNO: 3:00 P.M. – 8:00 P.M. DE LUNES A VIERNES

BENEFICIOS:

1. Acceso a Internet para investigación en el área de desarrollo.
2. Aprendizaje y manejo de equipos con los que cuenta el Área: DSP's, FPGA's, Microcontroladores, Tarjetas de Adquisición de Datos, etc.
3. Certificado de Prácticas a nombre del Área de procesamiento de Señales y Sistemas del Centro de Investigación y Desarrollo de la FIEE – UNI. (Si completa el tiempo o trabajo asignado).
4. Posibilidad de participar en proyectos de Investigación y/o Desarrollo a nivel Nacional.
5. Publicación de artículos en la revista Tecnia y otros.
6. Participación en eventos como congresos y ferias tecnológicas.
7. Asesoría en su tema de tesis.

RECEPCIÓN DE DOCUMENTOS:

Fechas: Del 10 al 24 de Enero del presente.

Horario: De 9:00 A.M. hasta la 3:00 P.M.

Lugar: Oficina del Centro de Investigación y Desarrollo de la FIEE – UNI. Tratar con la señorita Erika.

O al Correo: cid_fiee@uni.edu.pe

EXAMEN DE EVALUACIÓN:

Fecha: Viernes 25 de Enero del presente, 9-11AM o 4-6 P.M.

ENTREVISTA PERSONAL:

Fechas: Lunes 28 de Enero del presente, a partir de las 10:00 A.M.

PUBLICACIÓN DE RESULTADOS:

Los resultados serán publicados el día Martes 29 de Enero, en las vitrinas del Centro de Investigación y Desarrollo de la FIEE (2do. Piso del Pabellón A).

Atentamente,

Dr. Jorge Del Carpio Salinas
Jefe del Área de Procesamiento de Señales y Sistemas